PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-153792

(43)Date of publication of application: 27.05.1992

(51)Int.CI.

G06K 19/07

B42D 15/10

G06F 12/00

G06F 12/16

(21)Application number : 02-278313

(71)Applicant: DAINIPPON PRINTING CO LTD

(22) Date of filing:

17.10.1990

(72)Inventor: TAKAHASHI NOBUYUKI

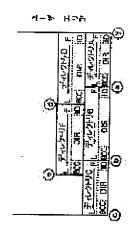
WAKAMATSU MASAKI

(54) IC CARD

(57) Abstract:

PURPOSE: To recover the lost contents of a directory pointer with a simple processing operation by providing the information showing the length of directory at the head of each directory and recording each directory so as to set the head of each directory at a position close to a 2nd address.

CONSTITUTION: The data are read out of an address (y) for each byte in the opposite direction. Thus the byte data on the length of a directory A included in an area ID is obtained. Then it is possible to recognize a fact that an address (a) obtained by subtracting the length of the directory A from the address (y) serves as the head address of a directory B. Then the data are read out of the address (a) for each byte in the opposite direction.



Thus the byte data on the length of the directory B is obtained. As a result, the address position of the directory recorded last can be confirmed even if the contents of a directory pointer are lost by some accident. Then the lost contents of the directory pointer can be recovered with a simple processing operation.

®日本国特許庁(JP)

① 特許出願公開

◎ 公開特許公報(A) 平4-153792

50 Int. Cl. 5 識別記号 庁内整理番号 ❸公開 平成 4年(1992) 5月27日 G 06 K 19/07 B 42 D G 06 F 15/10 12/00 5 2 1 5 2 0 3 2 0 6548-2C 8944-5B 12/16 7629-5B 6711-5L G 06 K 19/00 審査請求 未請求 請求項の数 1 (全5頁)

図発明の名称 I Cカード

②特 顧 平2-278313

②出 願 平2(1990)10月17日

個発 明 者 高 橎 伸 坴 ⑫発 明 者 若 松 雅 樹 创出 願 人 大日本印刷株式会社

東京都新宿区榎町7番地 大日本印刷株式会社内 東京都新宿区榎町7番地 大日本印刷株式会社内

東京都新宿区市谷加賀町1丁目1番1号

個代 理 人 弁理士 志 村 浩

朔 細 書

1. 発明の名称

ICカード

2. 特許請求の範囲

所定の記憶領域内に、ファイル単位のデータを第1のアドレス位置からアドレスの増加する方向 に顧に記録し、この記録した各データについての ディレクトリを第2のアドレス位置からアドレス の減少する方向に順に記録するICカードにおい て、

各ディレクトリの先頭に、このディレクトリの 長さを示す情報を置き、前記第2のアドレスに近 い位置に各ディレクトリの先頭がくるように、各 ディレクトリを記録するようにしたことを特徴と するICカード。

3. 発明の詳細な説明

〔産業上の利用分野〕

本発明はICカード、特に、ユーザデータをファイル単位で記録するとともに、ファイルディレクトリの記録を行うICカードに関する。

〔従来の技術〕

特開平4-153792(2)

ために不可欠の情報となる。このように、新たな デークファイルが記録されるごとに、新たなディ レクトリが作成されて記録される。このように逐 次作成されるディレクトリは、所定のアドレス位 置から順次連続的に記録されてゆく。このため、 最後に記録されたディレクトリのアドレス位置を 示すために、ディレクトリポインタが設けられている アドレス位置までディレクトリが記録されている アドレス位置までディレクトリが記録されている かを認識することができる。通常は、このディレクトリポインタもBEPROM内の所定のアドレス位置に割り当てられ、新たなディレクトリポインタ 成記録されるごとに、このディレクトリポインタ の値も更新されてゆく。

[発明が解決しようとする課題]

ICカードに対するデータのアクセスは、読取 /客込装置にこのICカードを挿入し、ICカー ド側の入出力端子と読取/客込装置側の入出力端 子とを電気的に接触させ、両者間で信号のやりと りを行うことによりなされる。ICカード自身に

バリ処理を行うことができなくなる。

そこで本発明は、ディレクトリポインタの内容が失われても、これを簡単な処理で回復させることのできるICカードを提供することを目的とす

〔課題を解決するための手段〕

本発明は、所定の記憶領域内に、ファイル単位のデータを第1のアドレス位置からアドレスの増加する方向に順に記録し、この記録した各データについてのディレクトリを第2のアドレス位置からアドレスの減少する方向に順に記録するICカードにおいて、

各ディレクトリの先頭に、このディレクトリの 長さを示す情報を置き、第2のアドレスに近い位 置に各ディレクトリの先頭がくるように、各ディ レクトリを記録するようにしたものである。

〔作 用〕

本発明による1Cカードでは、ディレクトリは 第2のアドレス側からアドレスの減少する方向に 順に記録されるが、このとき、ディレクトリの長 は、電源は内蔵されていないため、I C カードを動作させるための電源も外部の読取/審込装置から供給される。したがって、入出力端子における電気的な接触不良が生じると、I C カード内が停電の状態となる。一般に、I C カードはユーザがポケットに入れて携帯したり、無造作に取り扱ったりすることが多く、入出力端子における電気的な接触不良の発生を完全に抑制することは困難であり、アクセス中にI C カード内が停電状態になる事故の発生は十分に予測される。

前述のように、ICカード内で新たなデータファイルが記録され、新たなディレクトリが作成記録されると、ディレクトリポインタの更新が行われる。ところが、このディレクトリポインタの更新中(すなわち書き換え中)に停電状態が発生すると、ディレクトリポインタの正しい内容が失われると、最後に記録されたディレクトリのアドレス位置を認識することができなくなり、新たなディレクトリを記録するために必要なリカ

さを示す情報が常に第2のアドレス側にくる。このため、第2のアドレス側からアドレスの減少する方向にディレクトリを読出してくれば、常に、ディレクトリの長さを示す情報が最初に読み出される。したがって、何らかの事故でディレクトリポインタの内容が失われても、第2のアドレス位置から記録されているディレクトリを願に追ってゆく作業を行うことにより、最後に記録されたディレクトリのアドレス位置を確認することができ、リカバリ処理を行うことが可能になる。

〔実施例〕

以下、本発明を図示する実施例に基づいて説明する。第1図(a) は、一般的なICカードを読取/書込装置に接続した状態を示すプロック図である。ICカード10内には、3種類のメモリ、すなわち、ROM11、RAM12、EEPROM13と、CPU14とが内蔵されている。ROM11は書換不能なメモリであり、CPU14を制御するためのプログラムを保持するプログラムエリアとして用いられる。RAM12は書換可能な

- 特別半4-153792(3)

メモリであり、CPUが動作するためのワークエリアとして用いられる。また、EEPROM13は、所定の審換電圧を印加することにより審換可能となるメモリであり、ユーザーデータを記録するためのユーザエリアとして用いられる。

読取/審込装置20との間には、6本の信号線 が接続されるため、この信号線を接続するための 6つの入出力端子がICカード10上に設けられ る。各信号線の用途は次のとおりである。

(1) 信号線 I / O

1 Cカード10と読取/書込装置20との間で 双方向にデータを受け渡しするために用いられる。 (2) 信号線RST

統取/書込装置20側からICカード10側へ リセット信号を与えるために用いられる。

(3) 信号線 C L K

競取/害込装置20側から10カード10側へ クロック信号を与えるために用いられる。

(4) 信号線 V C C

読取/書込装置20側からICカード10側へ

ザのIDコード、暗証番号などのシステム情報が 記録されるとともに、最後に記録されたディレク トリのアドレス位置を示すディレクトリポインタ DPのための領域(図の一点鏡線で囲んだ領域) が設けられている。

ユーザデータは、ファイル単位でユーザエリアに記録され、これに対応する。この実施例では、データはファイル単位で、アドレス x から順かされる。アドレスの増加がでは、アドレスの増加がでは、アドレスの増加がでは、アドレスの増加がでは、アドレスの増加がでは、アドレスのがでは、アドレスのがでは、アドレスのがでは、アドレスのが、のが、ないが、ののでは、アドレスを記録され、ののが、ないがでは、アドレスを記録され、このがでは、アドレスを記録され、このがでは、アドレスを記録され、このがでは、アドレスを記録され、これに対応するに、アドレスを記録され、これに対応するが、アドレスを記録され、これに対応するに、アドレスを記録する場合に、アドレスを順方向に記録され、これに対応するで、アドレスを順方向に記録され、これに対応するで、アドレスを順方のに記録され、これに対応するでは、ファイルに対応がある。

VCC電圧を供給するために用いられる。

(5) 信号線GND

統取/書込装置20側から1Cカード10側へ GND電圧を供給するために用いられる。

(6) 信号線VPP

現在は用いられていない。

第1図(b) は、第1図(a) に示されているEE PROM13内のメモリマップである。この実施例では、このEEPROM13には、アドレス「0000~FFFF」が割り当てられており、図では左上隅のアドレス「0000」から水平右方向に伸びる列に沿ってアドレスが増加してゆき、右端に到達したら下段の次の列についても阿様に左から右へとアドレスが増加する。こうして、最終アドレスが右下隅のアドレス「FFFF」となっている。このEEPROM13は、本来、ユーザデータを記録するユーザエリアとして用いられるメモリであるが、実際には図に示すように、ユーザエリアの他にシステムエリア1、2が設けられている。このシステムエリア1、2には、ユー

応するディレクトリ日は、ディレクトリAに続くアドレス a から逆方向に記録される。一般的にディレクトリポインタは、最後に記録されたディレクトリボインタは、情報を示す機能を有する。前述の例では、ディレクトリポインタの値は、ディレクトリA を記録するまでは y を示し、ディレクトリ B の記録後は a を示し、ディレクトリ B の記録後は b を示すように順次更新されることになる。第1図(b) に示す例では、ディレクトリA、B、C、D、Eが順に記録されることになり、これに伴って、ディレクトリポインタの値も a、b、c、d、e と更新されてゆく。

第2図に、一般的なディレクトリの構成を示す。 この実施例では、ディレクトリは頻繁! D、 領域 DIR、頻域BCC、の3つの領域から構成され ている。 領域IDには、このディレクトリを特定 するための名前とともに、ディレクトリ全体の長 さを示す情報が審き込まれる。 領域DIRは、こ のディレクトリの主目的となる情報が審き込まれ

特開平4-153792(4)

る部分であり、対応するデータファイルの先頭アドレス、データ長、アクセス権情報、などのパラメータ群が書き込まれる。最後の領域BCCは、エラーチェックのための領域であり、領域IDおよび領域DIR内のデータに基づいてBCCエラーコードを作成し、このエラーコードがこの領域BCCに書き込まれる。ディレクトリを統出したときに、このBCCエラーコードに基づいてデータに誤りがないことを確認できる。

いま、このような構成からなるディレクトリの 先頭となる最初の1パイトをF、最後の1パイト をLと呼ぶことにする。すると、1単位のディレクトリは、Fから始まりLで終了する複数パイト のデータ列ということになる。ここで、ユーザイ リアにこのディレクトリを記録するとき、 第3回 は、 従来の1Cカードにおけるディレクトリの記 録のしかたを示す図であり、 第1回(b) に示した 例と同様に、ディレクトリA~ E が記録された状 態を示す。ディレクトリA、 B、 C、…は、それ

ぞれ記録された順序で、アドレスyから逆方向 (アドレスの減少方向) に額次連続して配置され てゆく。ただ、各ディレクトリ内部のデータ構造 を見ると、バイト単位のデータは顧方向 (アドレ スの増加方向)に並んでいることがわかる。すな わち、パイトFから始まりLに終わる複数パイト のデータ列は、アドレスの増加する方向に並んで いる。本発明の特徴は、この複数バイトのデータ 列の並び頗を逆にした点にある。第4関に、罰じ ディレクトリを本発明による方法で記録した状態 を示す。ディレクトリA~Eの占めるアドレス位 羅は、第3図も第4図も全く同じであるが、各デ ィレクトリ内部のデータ列の並び騒が異なってい る。すなわち、第4図に示す例では、バイトFか ら始まりしに終わる複数パイトのデータ列は、ア ドレスの減少する方向に並んでいる。別書すれば、 領域【Dが位置するディレクトリの先頭は、第3 図に示す従来のICカードでは、アドレスッから 違い側にきているのに対し、第4図に示す本発明 のICカードでは、アドレスyに近い側にきてい

る。

ここで、何らかの事故により、ディレクトリポ インタの内容が失われた状態を考える。第3図に 示す従来のICカードでは、最後に記録されたデ ィレクトリEのアドレス値を見付け出すことは非 常に困難である。アドレスγから逆方向に 1 バイ トずつのデータを読出してくれば、ディレクトリ Aを構成するデータを統出すことは可能である。 しかし、ディレクトリAは、領域BCC側のバイ トから読み出されるため、どこまでがディレクト リAについてのデータであるのかを認識するには、 読出したデータについて複雑な解析処理を行う必 要がある。これに対し、第4図に示す本発明の1 Cカードでは、次のような簡単な処理によって、 最後に記録されたディレクトリEのアドレス値を 見付け出すことができる。すなわち、まずアドレ スソから逆方向に1パイトずつのデータを読出し てくる。すると、領域ID内にあるディレクトリ Aの長さに関するバイトデータを得ることができ る。したがって、アドレスyからこの長さだけ差

し引いたアドレスなが、次のディレクトリBの先アドレスであることが認識できる。そこで、アドレスなから逆方向に1パイトずつのデータをおろいれて、一夕を得ることができる。したがってドロータを得ることができる。したがってドレスを得ることができる。したがアドレスを認識することができる。こうして、レスタトリC、Dについての先頭アドレスを発することができ、最後に記録されたディレクトリのに記録をアドレスはおよび終了アドレスを発明付け出すことができる。このようにして、本夕り付け出すことができる。ディレクトリポインの作品をが失われた場合でも、リカバリ処理が可能になる。

- 〔発明の効果〕

以上のとおり、本発明のICカードによれば、何らかの事故でディレクトリポインタの内容が失われた場合でも、ディレクトリを順に追ってゆく作業を行うことにより、最後に記録されたディレクトリのアドレス位置を確認することができ、デ

特開平4-153792(5)

ィレクトリポインタの内容を簡単な処理で回復させることができる。

4. 図面の簡単な説明

第1図(a) は一般的なICカードを読取/書込装置に接続した状態を示すプロック図、第1図(b) は同図(a) に示されているEEPROM内のメモリマップを示す図、第2図は一般的なディレクトリの構成を示す図、第3図は従来のICカードにおけるディレクトリの記録のしかたを示す図、第4図は本発明のICカードにおけるディレクトリの記録のしかたを示す図である。

